

Seminarier för ST4E

För att få godkänt på kursen "Digitalkretskonstruktion 5p" så ska var och en hålla ett föredrag om ett av de ämnen som finns listade här nedan. Presentationen förbereds och genomförs av en grupp om två personer per ämne.

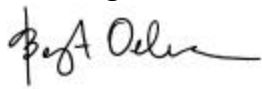
Längden på presentationen ska vara mellan 30 och 60 minuter.

De ämnen som inte är överstrukna är lediga. Kontakta mig för Ditt val av ämne.

Datum för presentationerna kommer att vara tidigt i läsperiod 2 (exakt datum bestäms inom kort).

Litteratur tillhandahålls av mig.

Hälsningar



Bengt Oelmann

1. ~~Aritmetiska enheter~~

~~"CMOS VLSI Design, Arithmetic and Logic Units", EPFL summer course +
"Principles of VLSI Design", kursbok~~

2. ~~Asynkrona tillståndsmaskiner~~

~~"Transition maps guide successful asynchronous state machine design", R.O
Rabinovich~~

3. ~~Lågeffektkonstruktion~~

~~"Designing Low Power Digital CMOS", Gerard M Blair + "Low Power Digital
Design", Jan Rabaey~~

4. ~~Digital höghastighetskonstruktion~~

~~All N-Logic High-Speed True Single-Phase Dynamic CMOS Logic, Richard X. Gu
and Mohamed I. Elmasry~~

5. ~~RAM-minnen~~

~~"Principles of VLSI Design", kursbok~~