

Introduktion till kursen Digitalkonstruktion 3p

1

Kursinformation

- ♦ Kursansvarig: Bengt Oelmann, ITM
 - Föreläsningar
 - Övningar
- ♦ Lab. Handledare:
 - Håkan Norell
- ♦ Kursinformation
 - <http://www.itm.mh.se/~elektro/etaa32>
 - E-post: Bengt.Oelmann@mh.se

2

Kursplanering

- ◆ 5 Föreläsningar
 - Introduktion till konstruktion av digitala elektroniksystem
 - Grunder i språket VHDL
 - Parallell och sekventiell databehandling
 - Konstruktion av kombinatorisk logik i VHDL
 - Konstruktion av sekventiell logik i VHDL
- ◆ 3 Övningstillfällen
- ◆ 4 Laborationer

3

Examination

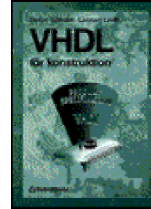
- ◆ Kontinuerlig Examination
 - Varje moment examineras med dugga
 - Duggan bedöms med poäng
 - För godkänd kurs
 - Godkänt på samtliga duggor
 - Betyg baserat på enbart duggor är 3, 4 eller 5 grundat på poäng på duggorna
 - Tentamen
 - Är alltid ett alternativ
 - Laborationer
 - Obligatoriska

4

Kurslitteratur

- ◆ Bok:

- VHDL för konstruktion,
Studentlitteratur



- ◆ I kursplanering finns det

- Läsanvisningar till kursboken
- Rekommenderade övningsuppgifter i kursboken