

Datum: 16/10

1. AD-omvandlare

- a) Konstruera av kodomvandlare som omvandlar koden som kommer från en Flash-omvandlares komparatorer (termometerkod) till binärkod. Flash-omvandlaren är på 2-bitar.
- b) Konstruera ett succesivt-approximations-register för en AD-omvandlare på 3-bitar

2. Minnen

- a) Förklara skillnaden mellan synkron och asynkron reset (gärna med tidsdiagram)
- b) Ett RAM har 10-bitars address in och data in/ut har 4 bitar. Hur många bitar kan det lagra (förutsatt att hela adressen används för att adressera minnesceller)
- c) Använd ett ROM för att konstruera en 2-4 binär avkodare med enable-signal.